

台湾 ZEROPLUS 孕龙 USB2.0 协议分析模组



产品特点

本产品支持 USB1.0 (低速)、USB1.1 (全速)、USB2.0 (高速)。使用者依据欲测试的 USB 讯号，设定模式。

可自行设定选取欲分析的信号。

本产品可解析出 USB 信号中的 SYNC、SOF、FRAME、ADDRESS、ENDPOINT、DATA、CRC5/CRC16、EOP、SETUP、IN、OUT、PING、SPLIT、PRE、DATA0、DATA1、DATA2、MDATA、ACK、NACK、STALL、NYET、HUBADDRESS、SC、PORT、S、E 以及 ET。并可将各种讯号封包以图形化显示，省去手动解码计算的时间。

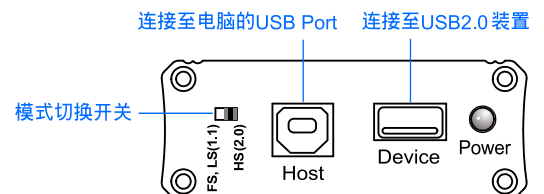
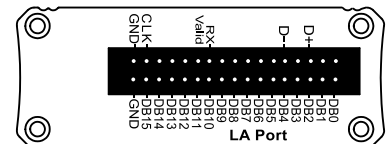
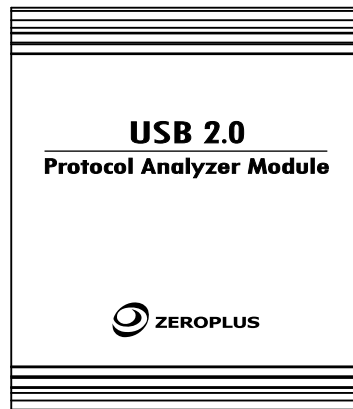
可针对撷取信号进行二阶封包数据显示或封包格式筛选。

外观说明

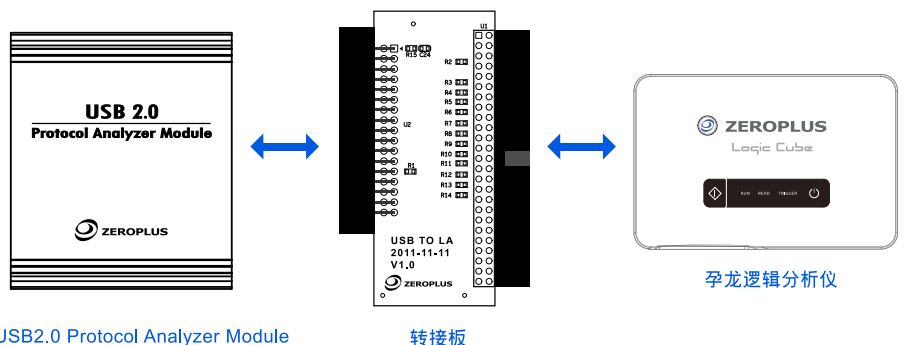
7.5(L) X 6.8(W) X 2.9(H) cm, 110g

套件内容

USB2.0 Protocol Analyzer Module * 1
转接板 * 1
USB 线 * 1
使用说明书 * 1



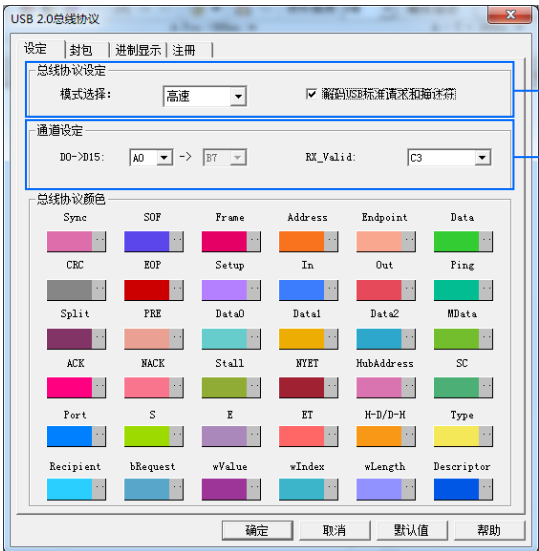
连接示意图



连接脚位对照表			
排线脚位	逻辑分析仪	排线脚位	逻辑分析仪
DB0	A0	DB11	B3
DB1	A1	DB12	B4
DB2	A2	DB13	B5
DB3	A3	DB14	B6
DB4	A4	DB15	B7
DB5	A5	CLK	CLK
DB6	A6	D+	C0
DB7	A7	D-	C1
DB8	B0	RX-Valid	C3
DB9	B1	GND	GND
DB10	B2	GND	GND

USB2.0 模组设定视窗

步骤1. 通道设定：归纳信号线为总线，至总线属性作参数配置。



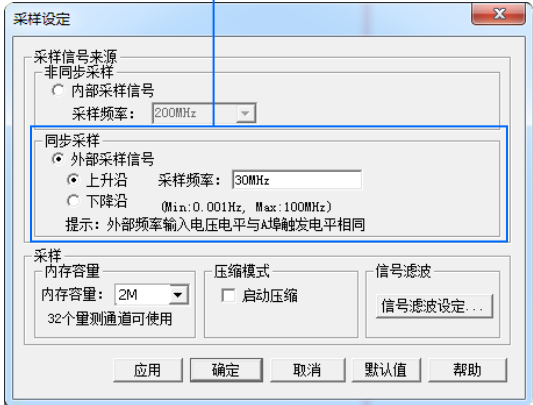
步骤2. 参数配置设定

模式选择: 高速

通道设定:
点选RX_Valid下拉选单,
选择C3通道。

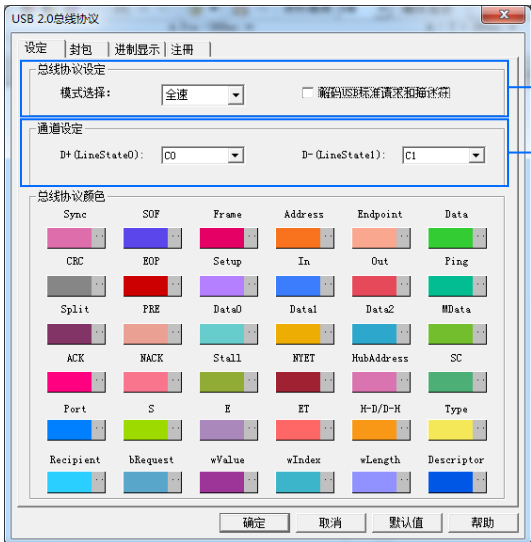
步骤3. 取样设定

外部采样信号的采样率设定为
30MHz，设定完成。



USB 1.1 (1.0) 模组设定视窗

步骤1. 通道设定：归纳信号线为总线，至总线属性作参数配置。



步骤2. 参数配置设定

模式选择: 全速

通道设定:
点选D+(Line State0)下拉式选单,
选择C0通道。
点选D-(Line State1)下拉式选单,
选择C1通道。

步骤3. 取样设定

内部采样信号的采样率设定为
50MHz，设定完成。

